

```
# -----
# Tester configuration file of HP9490/HP94000 series.
#
# -----
```

format : A.00.00

"kid" is K-series ID

kid : HP94000/160

"serial" is the serial number of the system.

"revision" is revision of System Software Revision.
This is managed by MAP as SYS-REV.

revision : A.07.00.00

"cabinet" means the number of cabinet that the system has.
Full size cabinet is counted as 1 cabinet. Half cabinet is
counted as 0.5 cabinet.

cabinet : 1.0

"system" field is comment field for more information about the system.
Any message are available.
Ascii characters - Max 255 chars expect ':'.

system : Hewlett-Packard

"fr" designates following sub-keywords are definitions in the labeled
frame.

```
#
# fr : fname : exist : comment
#      micromdl : slot : p/n : ctgry : cn : exist : comment
#      capture_size: pin : comment
#
# fname      frame name keyword(reserved keyword)
# slot       'a' - 'n'(slot position in the frame)
# p/n        Parts Number
# ctgry      Category(reserved keyword)
# cn         Numeric character(Configuration Number)
# pin        number of pins which CMEM supports
# exist      Y - configured
#            N - not configured
# comment    Ascii characters - Max 25 chars except ':'
```

```
# NOTES:
# The "Configuration Number" must be assigned for each Test Head.
# (The number is assigned independently of the another Test Head.
# THPS CONT in DPS1T1 and THPS CONT in DPS1T2 can have the same Module
# Configuration Number, for example.)
#
# The configuration number 1 and 2 for FRIF are assigned to Frame
# Interface Modules in DPS Frame. Other FRIF module must have the
# configuration number more than 2( cn > 2).
```

```
fr : DPS1T1 : Y : DUT PWR Sup #1 for TH1
    micromdl : a : E3003-61002 : FRIF : 1 : Y : MA_OPT_IF
    micromdl : b : E3004-61040 : DPS_THPSC : 1 : Y : THPS_CONT
    micromdl : d : E3003-61067 : DPS_DCTG : 1 : Y : DCTG
```

Agilent 94000 XL-IP - 0745-250 (3)

```
mi cromdl : f : E3007-61034 : DPS_PS : 1 : Y : DPS
mi cromdl : j : E3007-61034 : DPS_PS : 2 : Y : DPS
mi cromdl : n : E3007-61036 : DPS_MOD : 1 : Y : DPS_MOD
```

fr : DPS1T2 : N : DUT PWR Sup #1 for TH2

```
mi cromdl : a : E3003-61002 : FRI F : 1 : N : MA_OPT_I F
mi cromdl : b : E3004-61040 : DPS_THPSC : 1 : N : THPS_CONT
mi cromdl : f : E3007-61034 : DPS_PS : 1 : N : DPS
mi cromdl : j : E3007-61034 : DPS_PS : 2 : N : DPS
mi cromdl : n : E3007-61036 : DPS_MOD : 1 : N : DPS_MOD
```

fr : PMU : Y : PMU Frame

```
mi cromdl : a : E3003-61002 : FRI F : 3 : Y : MA_OPT_I F
mi cromdl : b : E3007-61004 : PMUGND : 1 : Y : PMU_GROUND
mi cromdl : d : E3007-61003 : PMUD : 1 : Y : MUX_PMU
mi cromdl : h : E3007-61003 : PMUD : 5 : Y : DI R_PMU
mi cromdl : i : E3007-61003 : PMUD : 6 : Y : DI R_PMU
```

fr : WD1 : Y : Waveform Di gi ti zer frame #1

```
mi cromdl : a : E3003-61002 : FRI F : 4 : Y : MA_OPT_I F
mi cromdl : b : E3003-61053 : SSG2 : 1 : Y : SSG2
mi cromdl : e : E3003-61055 : MAGTG : 1 : Y : AGTG
mi cromdl : h : E3008-61058 : ADM : 1 : Y : 1M_ADM#2
mi cromdl : j : E3008-61051 : WDI G : 1 : Y : 20M_12bi t_DI GTZ
mi cromdl : m : E3003-61058 : TM : 1 : Y : TI ME_MEAS
```

#fr : WD2 : N : Waveform Di gi ti zer frame #2

```
# mi cromdl : a : E3003-61002 : FRI F : 5 : N : MA OPT I /F
# mi cromdl : b : E3003-61060 : MCG : 1 : N : MCG
# mi cromdl : e : E3008-61081 : MRTDSP : 1 : N : Real Ti me DSP
# mi cromdl : f : E3008-61056 : ADM : 1 : N : ACCUM DATA Memory
# mi cromdl : h : E3008-61051 : WDI G : 1 : N : 12bi t/20MHz Di gi ti zer
# mi cromdl : i : E3008-61082 : MRTDSP : 4 : N : Real Ti me DSP
# mi cromdl : j : E3008-61065 : ADM : 4 : N : ACCUM DATA Memory
# mi cromdl : l : 94802-61062 : WDI G : 4 : N : 16bi t/1MHz Di gi ti zer
# mi cromdl : n : E3008-61062 : IAMP : 4 : N : Input AMP
```

#fr : WD3 : N : Waveform Di gi ti zer frame #3

```
# mi cromdl : a : E3003-61002 : FRI F : 6 : N : MA OPT I /F
# mi cromdl : b : E3003-61055 : MAGTG : 2 : N : AGTG
# mi cromdl : i : E3008-61082 : MRTDSP : 5 : N : Real Ti me DSP
# mi cromdl : j : E3008-61065 : ADM : 5 : N : ACCUM DATA Memory
# mi cromdl : l : 94802-61062 : WDI G : 5 : N : 16bi t/1MHz Di gi ti zer
# mi cromdl : n : E3008-61062 : IAMP : 5 : N : Input AMP
```

#fr : WD4 : N : Waveform Di gi ti zer frame #4

```
# mi cromdl : a : E3003-61002 : FRI F : 7 : N : MA OPT I /F
# mi cromdl : d : E3008-61081 : MRTDSP : 2 : N : Real Ti me DSP
# mi cromdl : e : E3008-61056 : ADM : 2 : N : ACCUM DATA Memory
# mi cromdl : g : E3008-61051 : WDI G : 2 : N : 12bi t/20MHz Di gi ti zer
# mi cromdl : i : E3008-61082 : MRTDSP : 6 : N : Real Ti me DSP
# mi cromdl : j : E3008-61065 : ADM : 6 : N : ACCUM DATA Memory
# mi cromdl : l : 94802-61062 : WDI G : 6 : N : 16bi t/1MHz Di gi ti zer
# mi cromdl : n : E3008-61062 : IAMP : 6 : N : Input AMP
```

fr : WG1 : Y : Waveform Generater frame #1

```
mi cromdl : a : E3003-61002 : FRI F : 8 : Y : MA_OPT_I F
mi cromdl : b : E3003-61070 : SSG1 : 1 : Y : SSG1
mi cromdl : e : E3003-61060 : MCG : 1 : Y : MCG
mi cromdl : h : E3003-61055 : SAGTG : 1 : Y : AGTG
mi cromdl : k : E3008-61003 : WSSEQ : 2 : Y : 256k_WS_SEQ#2
mi cromdl : m : E3008-61011 : AWG : 2 : Y : 30M_AWG
```

Agilent 94000 XL-IP - 0745-250 (3)

```

#fr : WG2 : N : Waveform Generater #2 (VHF)
#   mi cromdl : a : E3003-61002 : FRIF : 9 : N : MA OPT I/F
#   mi cromdl : b : E3003-61055 : SAGTG : 2 : N : AGTG
#   mi cromdl : h : E3008-61081 : SRTDSP: 4 : N : Real Ti me DSP
#   mi cromdl : i : E3008-61004 : WSSEQ : 2 : N : VHF AWG SEQ
#   mi cromdl : k : E3008-61015 : AWG : 2 : N : VHF AWG
#   mi cromdl : l : 94802-61088 : OAMP : 2 : N : VHF Output AMP
#   mi cromdl : n : E3008-61009 : THMUX : 2 : N : DTH MUX + BS

#fr : WG3 : N : Waveform Generater #3 (LF)
#   mi cromdl : a : E3003-61002 : FRIF : 10 : N : MA OPT I/F
#   mi cromdl : d : E3008-61082 : SRTDSP: 3 : N : Real Ti me DSP
#   mi cromdl : e : E3008-61026 : WSSEQ : 3 : N : LF AWG SEQ
#   mi cromdl : g : 94803-61072 : AWG : 3 : N : LF AWG
#   mi cromdl : k : 94803-61078 : OAMP : 3 : N : LF Output AMP
#   mi cromdl : n : E3008-61009 : THMUX : 3 : N : DTH MUX + BS

#fr : WG4 : N : Waveform Generater #4 (LF)
#   mi cromdl : a : E3003-61002 : FRIF : 11 : N : MA OPT I/F
#   mi cromdl : d : E3008-61082 : SRTDSP: 4 : N : Real Ti me DSP
#   mi cromdl : e : E3008-61026 : WSSEQ : 4 : N : LF AWG SEQ
#   mi cromdl : g : 94803-61072 : AWG : 4 : N : LF AWG
#   mi cromdl : k : 94803-61078 : OAMP : 4 : N : LF Output AMP
#   mi cromdl : n : E3008-61009 : THMUX : 4 : N : DTH MUX + BS

fr : DIG1 : Y : Digital cage #1
mi cromdl : a : E3003-61007 : FRIF : 12 : Y : MA_OPT_IF#4
mi cromdl : b : E3006-61044-1M-160 : TVG : 1 : Y : TVG#5
mi cromdl : c : E3006-61044-1M-160 : TVG : 2 : Y : TVG#5
mi cromdl : d : E3006-61044-1M-160 : TVG : 3 : Y : TVG#5
mi cromdl : e : E3006-61044-1M-160 : TVG : 4 : Y : TVG#5
mi cromdl : f : E3006-61037 : DGSEQ : 1 : Y : MASTER_SEQ#5
mi cromdl : l : E3006-61052-512 : CMEM : 1 : Y : CMEM#5
mi cromdl : m : E3006-61061-SRAM : DDP : 1 : Y : DDP SRAM versi on
mi cromdl : n : E3006-61052-512 : CMEM : 5 : Y : CMEM#5
capture_size : 32 : CMEM support pins

#fr : DIG2 : N : Digital cage #2
#   mi cromdl : a : E3003-61005 : FRIF : 13: N : SL dig OPT I/F
#   mi cromdl : b : E3006-61041-1M : TVG : 9 : N : TVG
#   mi cromdl : c : E3006-61041-1M : TVG : 10: N : TVG
#   mi cromdl : d : E3006-61041-1M : TVG : 11: N : TVG
#   mi cromdl : e : E3006-61041-1M : TVG : 12: N : TVG
#   mi cromdl : f : E3006-61036 : DGSEQ : 2 : N : SI ave SEQ
#   mi cromdl : h : E3006-61041-1M : TVG : 13: N : TVG
#   mi cromdl : i : E3006-61041-1M : TVG : 14: N : TVG
#   mi cromdl : j : E3006-61041-1M : TVG : 15: N : TVG
#   mi cromdl : k : E3006-61041-1M : TVG : 16: N : TVG
#   mi cromdl : l : E3006-61051-1M : CMEM : 2 : N : Capture
#   mi cromdl : m : E3006-61081 : DGDSP : 2 : N : Real Ti me DSP
#   capture_size : 32 : CMEM support pins

#fr : AWGFLTR1 : N : LowPassFilter Box #1
#   mi cromdl : a : E3008-61050 : EXFLTR : 3 : N : LPF Box

#fr : AWGFLTR2 : N : LowPassFilter Box #2
#   mi cromdl : a : E3008-61050 : EXFLTR : 4 : N : LPF Box

# "hpi b" designates it's definitions for HP-IB unit or devices.
#
# hpi b : fname : p/n : ctgry : cn : if : addr : exist : comment
#
# fname frame name keyword(reserved word: SMU, PDCS, PDCM)

```

Agilent 94000 XL-IP - 0745-250 (3)

```
# p/n      Parts Number(HP41420A, HP41421A, HP3457A, HP3245A)
# ctgry   Category(reserved keyword)
# cn      Configurati on Number(numeric character)
# if      Interface keyword(reserved SYS, USR, EXT-A)
# addr    HP-IB address
# exist   Y - confi gured
#         N - not confi gured
# comment Ascii characters - Max 25 chars except ':'

hpi b : PDCS : HP3245A : HPI BPDCS : 1 : EXT-A : 9 : N : Preci si on DC Source
hpi b : PDCM : HP3457A : HPI BPDCM : 1 : EXT-A : 22 : Y : Preci si on DC Measure

hpi b : SMU : HP41420A : HPI BSMU : 1 : EXT-A : 17 : N : Wi de DC Source/Measure
hpi b : SMU : HP41420A : HPI BSMU : 2 : EXT-A : 17 : N : Wi de DC Source/Measure
hpi b : SMU : HP41420A : HPI BSMU : 3 : EXT-A : 17 : N : Wi de DC Source/Measure
```

```
# "th" designates followings are definitions for the Test Head frame.
# System may have Dual Test Head. In this case, only two valid line
# started with "th" can exists.
# "thmdl" designates it's definition for module in a Test Head.
# "pinbd" designates definition for digital pinboard in the Test Head.
# "opecon" designates definition for operator console for the Test Head.
```

```
# th : fname : station name : th id : pin : exist : comment
#       thmdl : p/n : ctgry : cn : exist : comment
#       pinbd : p/n : TH_PIN : pin list : exist : comment
#       opecon: p/n : exist : comment
#
# fname      frame name keyword(reserved word: TH1, TH2)
# station name Test Station Name. User Defined and unique in Test
#              Cluster. Ascii characters - Max 25 chars except ':'
# th id      Test Head ID. YHP use only. (this maps address on TH)
# pin        Number of pin channels for a slot of pin board
# p/n        Parts Number
# ctgry      Category(reserved keyword)
# cn         Numeric character(Confi gurati on Number)
# TH_PIN     pre-defined keyword
# pin list   Pin Number list which supplied by the board.
#           Numeric Ascii characters
# exist      Y - confi gured
#           N - not confi gured
# comment    Ascii characters - Max 25 chars except ':'
```

```
# NOTES: Modul e Confi gurati on Number can be assgined independently of
#        the another Test Head.
```

```
th : TH1 : right : E3015-60002 : 8 : Y : Right TH for 95
      thmdl : E3003-61003 : TH_FRIF : 1 : Y : TH OPT I/F
      thmdl : E3005-61002 : TH_OPTDR : 1 : Y : TH OPT DI STR
      thmdl : E3005-61062 : TH_REFE : 1 : Y : TH REF EDGE
      thmdl : E3005-61047 : TH_TMSLCT : 1 : Y : TH TM SLCT
      thmdl : E3005-61005 : TH_LOGIC : 1 : Y : TH LOGIC

#       thmdl : E3005-610xx : TH_SAMP : 1 : N : TH SCE AMPL
#       thmdl : E3005-61013 : TH_SAMP : 2 : Y : TH SCE AMPL
#       thmdl : E3005-610xx : TH_SAMP : 3 : N : TH SCE AMPL
#       thmdl : E3005-610xx : TH_SAMP : 4 : N : TH SCE AMPL

#       thmdl : E3005-610xx : TH_SMPLCNT : 1 : N : TH SMPLR CONT
#       thmdl : E3005-610xx : TH_SMPLCNT : 2 : N : TH SMPLR CONT

#       thmdl : E3005-61017 : TH_MAMP : 1 : Y : TH MEAS AMPL
#       thmdl : E3005-610xx : TH_MAMP : 2 : N : TH MEAS AMPL
```

Agilent 94000 XL-IP - 0745-250 (3)

```

# thmdl : E3005-610xx : TH_MAMP : 3 : N : TH MEAS AMPL
# thmdl : E3005-610xx : TH_MAMP : 4 : N : TH MEAS AMPL
# thmdl : E3005-610xx : TH_MAMP : 5 : N : TH MEAS AMPL
# thmdl : E3005-610xx : TH_MAMP : 6 : N : TH MEAS AMPL

thmdl : E3005-61021 : TH_DCDR : 1 : Y : TH DC DI STR
thmdl : E3005-61034 : TH_CMBT : 1 : Y : TH C/M BIT

# thmdl : E3005-61032 : TH_APPLCTL: 1 : N : TH APPL CNTL

pi nbd : E3005-61053 : TH_PIN : 1- 32 : Y : PIN BD

opecon : E3003-61091 : N : OPERATOR CONSOLE

#th : TH2 : left : E3015-60002 : 8 : N : Left TH for 95
# thmdl : E3003-61003 : TH_FRIF : 1 : N : TH OPT I/F
# thmdl : E3005-61002 : TH_OPTDR : 1 : N : TH OPT DI STR
# thmdl : E3005-61062 : TH_REFE : 1 : N : TH REF EDGE
# thmdl : E3005-61047 : TH_TMSLCT : 1 : N : TH TM SLCT
# thmdl : E3005-61005 : TH_LOGIC : 1 : N : TH LOGIC

# thmdl : E3005-610xx : TH_SAMP : 1 : N : TH SCE AMPL
# thmdl : E3005-61013 : TH_SAMP : 2 : N : TH SCE AMPL
# thmdl : E3005-610xx : TH_SAMP : 3 : N : TH SCE AMPL
# thmdl : E3005-610xx : TH_SAMP : 4 : N : TH SCE AMPL

# thmdl : E3005-610xx : TH_SMPLCNT : 1 : N : TH SMPLR CONT
# thmdl : E3005-610xx : TH_SMPLCNT : 2 : N : TH SMPLR CONT

# thmdl : E3005-61017 : TH_MAMP : 1 : N : TH MEAS AMPL
# thmdl : E3005-610xx : TH_MAMP : 2 : N : TH MEAS AMPL
# thmdl : E3005-610xx : TH_MAMP : 3 : N : TH MEAS AMPL
# thmdl : E3005-610xx : TH_MAMP : 4 : N : TH MEAS AMPL
# thmdl : E3005-610xx : TH_MAMP : 5 : N : TH MEAS AMPL
# thmdl : E3005-610xx : TH_MAMP : 6 : N : TH MEAS AMPL

# thmdl : E3005-61021 : TH_DCDR : 1 : N : TH DC DI STR
# thmdl : E3005-61034 : TH_CMBT : 1 : N : TH C/M BIT

# thmdl : E3005-61032 : TH_APPLCTL: 1 : N : TH APPL CNTL

# pi nbd : E3005-61053 : TH_PIN : 1- 32 : N : PIN BD

# opecon : E3003-61091 : N : OPERATOR CONSOLE

# "agtg" designates channel mapping of agtg modules
#
# agtg : ctgry:cn:smplr_cn:sync0-1:sync1-0:sync1-1:exist: comment
#
# ctgry MAGTG or SAGTG
# cn Configurati on Number of AGTG(numeric character)
# This definition is for AGTG-cn defined above
# smplr_cn Configurati on Number of Sampler connected to the AGTG
# sync0-1 channel number of TH pin assigned to syncro no 0-1
# sync1-0 channel number of TH pin assigned to syncro no 1-0
# sync1-1 channel number of TH pin assigned to syncro no 1-1
# exist Y - confi gured
# N - not confi gured
# comment Ascii characters - Max 25 chars except ':'

agtg: MAGTG : 1 : 0 : 0 : 1 : 0 : Y : smplr 1 , LF3 , HF1 , LF4
agtg: MAGTG : 2 : 0 : 0 : 0 : 0 : N : smplr 2 , LF5 , HF2 , LF6
agtg: SAGTG : 1 : 0 : 2 : 0 : 0 : Y : SEC2 , SEC0

```

agtg: SAGTG : 2 : 0 : 0 : 0 : 0 : N : SECO , SECO

"frmpos" designates it's definitions for frame position in cabinets.

#

frmpos : fname : p/n : mn : position : exist : comment

#

fname frame name keyword(reserved word)

p/n parts number of Frame

mn module number for the parts number

position position in cabinets(constructed by defined characters)

exist Y - configured

N - not configured

comment Ascii charactors - Max 25 chars except ':'

test head

frmpos: TH1 : E3015-60002 : 1 : TH1 : Y : Test Head1 95

#frmpos: TH2 : E3015-60002 : 1 : TH2 : N : Test Head2 95

cabinet [A]

#frmpos: DIG2 : E300x-xxxxx : 2 : A-1 : N : Digital cage

#frmpos: PPS2T2 : E300x-xxxxx : 4 : A-2 : N : Pin PS #2 for TH2

#frmpos: PPS2T1 : E300x-xxxxx : 3 : A-3 : N : Pin PS #2 for TH1

#frmpos: WD2 : E300x-xxxxx : 3 : A-4 : N : Waveform Digi tizer frame

#frmpos: WG2 : E300x-xxxxx : 4 : A-5 : N : Waveform Generator frame

#frmpos: PDCS : HP3245A : 1 : A-6 : N : PDCS

cabinet [BL]

frmpos: DIG1 : E3006-60003 : 1 : BL-1 : Y : Digital cage

frmpos: PPS1T2 : E3004-61049 : 2 : BL-2 : N : Pin PS #1 for TH2

frmpos: THPST2 : E3004-61042 : 2 : BL-3 : N : THPS for TH2

frmpos: PDCM : HP3457A : 1 : BL-4 : Y : PDCM

frmpos: VXI : HP9000V/382 : 1 : BL-5 : Y : VXI Cage

cabinet [BR]

frmpos: PMU : E3007-60001 : 1 : BR-1 : Y : PMU Frame

frmpos: WD1 : E3008-60001 : 2 : BR-2 : Y : Waveform Di gi tizer frame

frmpos: WG1 : E3008-60001 : 1 : BR-3 : Y : Waveform Generator frame

frmpos: PPS1T1 : E3004-61049 : 1 : BR-4 : Y : Pin PS #1 for TH1

frmpos: THPST1 : E3004-61042 : 1 : BR-5 : Y : THPS for TH1

frmpos: DPS1T1 : E3007-60002 : 1 : BR-6 : Y : DUT PWR Sup #1 for TH1

frmpos: DPS1T2 : E3007-60002 : 2 : BR-7 : N : DUT PWR Sup #1 for TH2

cabinet [C]

#frmpos: WG4 : E300x-xxxxx : 5 : C-1 : N : Waveform Generator frame

#frmpos: WG3 : E300x-xxxxx : 6 : C-2 : N : Waveform Generator frame

#frmpos: WD4 : E300x-xxxxx : 7 : C-3 : N : Waveform Di gi tizer frame

#frmpos: WD3 : E300x-xxxxx : 8 : C-4 : N : Waveform Di gi tizer frame

#frmpos: SMU : HP4142B : 1 : C-5 : N : HP4142B

cabinet [REAR]

#frmpos: EMU2 : E300x-xxxxx : 2 : A-1R : N : EMU

#frmpos: TRUT2 : E300x-xxxxx : 2 : A-2R : N : Trans Uni t (FAN PS)

#frmpos: CPD1 : E300x-xxxxx : 1 : A-3R : N : Cabi net PWR Distr

frmpos: SPD : E3004-61004 : 1 : B-1R : Y : System PWR Distr

frmpos: EMU1 : E3004-61003 : 1 : B-2R : Y : EMU

frmpos: EMUPS : E3004-61005 : 1 : B-3R : Y : EMU PS

frmpos: TRUT1 : E3004-61007 : 1 : B-4R : Y : Trans Uni t (FAN PS)

#frmpos: EMU3 : E300x-xxxxx : 3 : C-1R : N : EMU

#frmpos: TRUT3 : E300x-xxxxx : 3 : C-2R : N : Trans Uni t (FAN PS)

#frmpos: CPD2 : E300x-xxxxx : 2 : C-3R : N : Cabi net PWR Distr

Agilent 94000 XL-IP - 0745-250 (3)

```
# "vxi" designates VXI module to frame cabling information
#
# vxi: slot: pn: mn: fr * fr: fr * fr: fr * fr: fr * fr: exist: comment
#
# slot      Slot number in VXI cage(numeric character)
# pn        Parts Number
# mn        Module Number
# fr        Frame name keyword(pre-defined)
#           If you connect two frames to one channel, use '*' as the
#           delimitter.
# exist     Y - configured
#           N - not configured
# comment   Ascii characters - Max 25 chars except ':'
vxi: 2 : E3003-61048 :1: PDCS      : PDCM      : SMU :      : Y : SLOT2
#
vxi: 4 : E3003-61001 :1: TH1      : DPS1T1   : WG1  :      : Y : SLOT4
#           [ 1*2 ]      [ 3*4 ]      [ 5*6 ] [ 7*8 ]
vxi: 5 : E3003-61001 :2: DIG1     : PMU      : WD1  :      : Y : SLOT5
#           [ 9*10 ]     [ 11*12 ]    [ 13*14 ] [ 15*16 ]
#vxi: 6 : E3003-610xx :3: WG3*WG4 : WD3*WD4  :      :      : N : SLOT6
#           [ 17*18 ]    [ 19*20 ]
#vxi: 8 : E3003-610xx :1:          :          :      :      : N : SLOT8
#
#vxi: 10 : E3003-610xx :3: AWGFLTR1*AWGFLTR2 : :      :      : N : SLOT10
#
#vxi: 11 : E3003-61041 :2:          :          :      :      : N : SLOT11
#
vxi: 12 : E3003-61041 :1:          :          :      :      : Y : SLOT12
```

```
# "pwr" designates Power Unit information
#
# pwr : pn : ctgry : cn : pos : exist : comment
#
# pn        Parts Number
# ctgry     Category(reserved keyword, currently only PWR is available)
# cn        Configuration number. Numbered for a parts number.
# pos      Position string
# exist     Y - configured
#           N - not configured
# comment   Ascii characters - Max 25 chars except ':'
```

```
# Cabinet A
pwr: E3004-61060 : PWR : 2 : A-1 : N : 2V 100A PS(Di g2)
pwr: E3004-61052 : PWR : 2 : A-1 : N : 5V 100A PS(Di g2)
pwr: E3004-61054 : PWR : 2 : A-1 : N : 5V 150A PS(Di g2)
pwr: E3004-61030 : PWR : 3 : A-4 : N : ANLG PS(WD2)
pwr: E3004-61030 : PWR : 4 : A-5 : N : ANLG PS(WS2)
```

```
# Cabinet BL
pwr: E3004-61060 : PWR : 1 : BL-1 : Y : 2V 100A PS(Di g1)
pwr: E3004-61052 : PWR : 1 : BL-1 : Y : 5V 100A PS(Di g1)
pwr: E3004-61054 : PWR : 1 : BL-1 : Y : 5V 150A PS(Di g1)
```

```
# Cabinet BR
pwr: E3004-61035 : PWR : 1 : BR-1 : Y : PMU PS(PMU)
pwr: E3004-61030 : PWR : 2 : BR-2 : Y : ANLG PS(WD1)
pwr: E3004-61030 : PWR : 1 : BR-3 : Y : ANLG PS(WS1)
pwr: E3004-61033 : PWR : 1 : BR-6 : Y : DPS PS1 for TH1
#pwr: E3004-61033 : PWR : 2 : BR-7 : N : DPS PS1 for TH2
```

```
# Cabinet C
```

```
Agilent 94000 XL-IP - 0745-250 (3)
pwr: E3004-61030 : PWR : 5 : C-1 : N : ANLG PS(WS4)
pwr: E3004-61030 : PWR : 6 : C-2 : N : ANLG PS(WS3)
pwr: E3004-61030 : PWR : 7 : C-3 : N : ANLG PS(WD4)
pwr: E3004-61030 : PWR : 8 : C-4 : N : ANLG PS(WD4)
```

```
# "ei sahsi f" designates channel mapping of ei sa slot and ddp module.
```

```
#
# ei sahsi f: p/n: cn: ei sa slot: hsi fch1: hsi fch2: exist: comment
```

```
#
# p/n      Parts Number()
# cn      Configuration Number(Module Number)
# ei sa slot  Eisa slot number of hsi f module installed. Eisa slot
#           1, 2 is used by other Eisa Interface Module.
# hsi fch1  DDP Module number connected to Eisa Hsi f Module ch1.
#           0 means not connected any DDP.
# hsoptch2  DDP Module number connected to Eisa Hsi f Module ch2.
#           0 means not connected any DDP.
# exist    Y - configured
#           N - not configured
# comment  Ascii characters - Max 25 chars except ':'
```

```
#
ei sahsi f : E6978-66441 : 1 : 3 : 1 : 0 : Y : Eisa High Speed IF
#ei sahsi f : E6978-66441 : 2 : 4 : 3 : 4 : N : Eisa High Speed IF
# "iptype" designates it's IP PinBd's location type as following.
# iptype 0: No Ip Modules is installed on the TH
#           1: The TH has 128 pin type allocation ( 89-128 ) of the IP I/F
#           2: The TH has 256 pin type allocation ( 217-256 ) or the IP I/F
```

```
iptype: 1
```